

7290A

Maxtor

3,5"

IDE

Pojemność	Dysk niesformatowany	Format (512B na sektor)
całkowita [MB]		329,81
powierzchni [MB]		
cyllindra [MB]		
ścieżki [B]		

Wymiary zewnętrzne i ciężar	
wysokość [mm]	25,4
szerokość [mm]	101,6
głębokość [mm]	146,1
ciężar [kg]	0,57

Organizacja	Fizyczna	Logiczna
dysków	2	7
cyllindrów	1751	941
głowic danych	4	14
głowic serwo	0	
suma sektorów		
sekt/ścieżkę	60 ... 96	43

Opóźnienia [ms]	
Średnio	14
R/W	
TR/TR	3
Max	27
Latency	8,45
Overhead	1

Dop. temp.	Pracy	Spocz.
[°C]	5 ... 55	-40 ... 60

Dopuszczalne przeciąż. grawit [G]	
Dysk zaparkowany	70
Praca bez błędów	
Błędy korygowalne	10

Wrt pre.	Re-wrt curr	Land. zone	CMOS-typ
n/d	n/d	auto	user

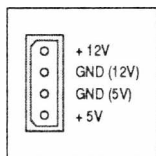
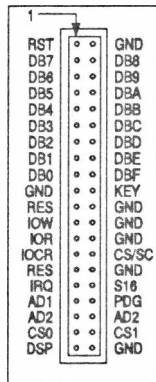
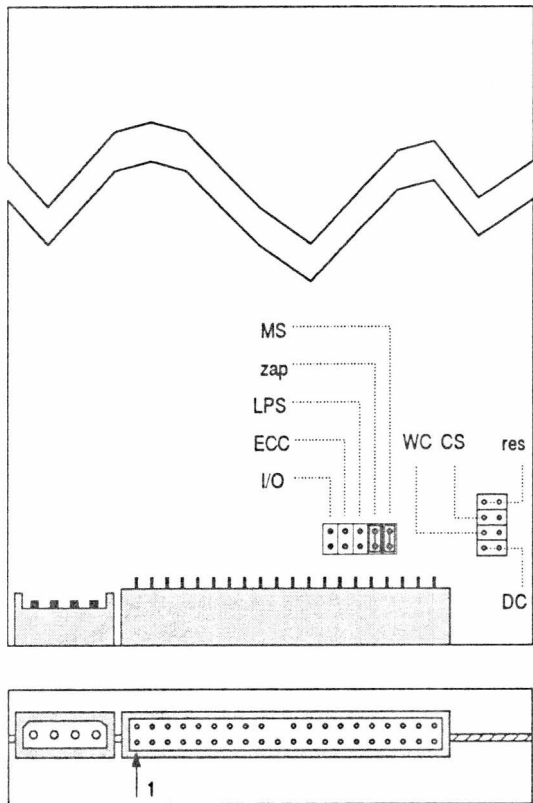
Poj. zapas.	ZBR
	6

Prędkość transmisji [MB/s]	
Dysk <-> Bufor	2,31 ... 3,75
Bufor <-> Host	9

Niezawodność				Błędy (xx ->1 na Exx)		
MTBF [*1000h]	MTTR [min]	CDL [lata]	ON/OFF [*1000]	RER	UER	SER
300		5			13	7

Bufor dysku [kB]	64
Prędkość obr. [1/min]	3551
Sytem kodowania	(1,7)RLL
Gęstość zapisu [TPI]	2762
Pozycjoner	Voice Coil
Start / Stop [s]	6/(3)
Poz. hał. [dBA @ 1m]	32

	Typowy	R/W	Seek	Max	Spin-up	Idle	Stand-by	Sleep
pobór mocy [W]		3,950				3,750		
linia +12V [A]		0,130	0,120		0,850			
linia +5V [A]		0,330	0,308		0,320			



CS		Standardowy wybór Master Slave.
CS		Wybór Master/Slave na pośrednictwem linii Cable Select (pin 28 magistrali IDE).
WC		Pracuje mechanizm Write Cache.
WC		Mechanizm Write Cache (buforowanie zapisywanych danych) nie jest wykorzystywany.
DC		Przyjmuje się, że drugi dysk w systemie dwudyskowym jest niekompatybilny.
DC		Zakłada się, że drugi z dysków systemowych rozpoznaje mechanizm CS (Cable Select).
MS		Drugi dysk w systemie dwudyskowym (Slave Drive).
MS		Pierwszy z dysków w systemie dwudyskowym lub jedyny dysk w systemie (Master in Dual or Single Drive System).
LPS		System oszczędnościowy 'Low Power Spin' nie jest wykorzystywany.
LPS		System pracuje w trybie oszczędnościowy 'Low Power Spin'.
ECC		Kod ECC (w operacjach 'długich') jest 11 bitowy.
ECC		Kod ECC (w operacjach 'długich') jest 4 bitowy. W praktyce system pracuje nadal w kodzie 11 bitowym i emuluje 4 bity.
I/O		Sygnal I/O CHR (I/O Channel Ready) nie jest wykorzystywany w transmisji danych.
I/O		Sygnal I/O CHR doprowadzany jest do końcówki 27 magistrali IDE.
res		Pozycja zarezerwowana przez producenta.
zap		Zwora zapasowa.