

AN5521

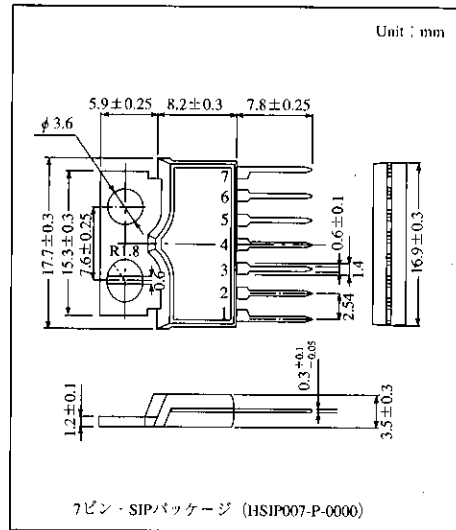
テレビ垂直偏向出力回路

■ 概要

AN5521は、テレビの垂直出力用に設計された半導体集積回路です。偏向信号処理用ICとの組み合わせにより垂直出力回路の設計が容易になります。

■ 特長

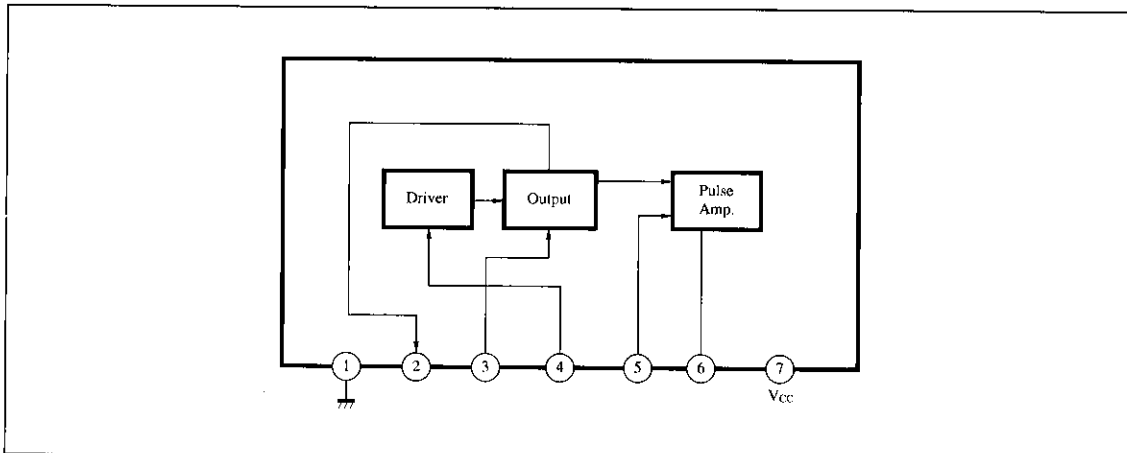
- 低消費電力で直接偏向コイルを駆動可能（フライバック期間のみ電源電圧の2倍のフライバック電圧を供給する）
- 高耐圧：60V



■ 端子説明

Pin No.	端子名
1	アース
2	出力
3	出力用電源
4	入力
5	帰線開始パルス入力
6	パルス増幅出力
7	電源電圧

■ ブロック図



■ 絶対最大定格 (Ta=25°C)

項目		記号	定格		単位
電圧	電源電圧	V _{CC}	30		V
	回路電圧	V ₃₋₁	0	60	V
		V ₄₋₁	-1	6	V
		V ₅₋₁	-1	3	V
電流	電源電流	I _{CC}	360		mA
	回路電流	I ₂	-1800	1800	mA _{O-P}
		I ₆	-1800	1800	mA _{O-P}
許容損失		P _D	8		W
温度	動作周囲温度	T _{opr}	-20~+70		°C
	保存温度	T _{stg}	-55~+150		°C

■ 電気的特性 (Ta=25°C)

項目	記号	条件	最小	標準	最大	単位
偏向電流	I _{y (P-P)}		1700	1800	1900	mA _{P-P}
偏向電流リニアリティ	ΔI _{y (+)}		59		175	mA _{P-P}
偏向電流リニアリティ	ΔI _{y (-)}		54		162	mA _{P-P}
偏向電流周囲温度依存度*	ΔI _y /T _a	T _a = -20~+70°C	-1.5		1.5	%
中点電圧	V _{MID}		13.2	13.8	14.4	V
フライバックパルス振幅	V _(FBP)		47			V
静止回路電流	I _{CC}	V ₃₋₁ = 24V V ₇₋₁ = 24V V ₅₋₁ = 0	7	15	30	mA
出力Tr飽和電圧	V ₃₋₂	V ₃₋₁ = V ₇₋₁ = 24V, Pin②-① = 33Ω V ₄₋₁ = 0.3V, V ₅₋₁ = 0		3.0	4.0	V
出力Tr飽和電圧	V ₂₋₁	V ₃₋₁ = V ₇₋₁ = 24V, Pin②-③ = 33Ω V ₄₋₁ = 1.3V, V ₅₋₁ = 0		1.3	2.0	V
Q ₂₁ 飽和電圧	V ₆₋₁	V ₇₋₁ = 24V, Pin⑦-⑥ = 1.2kΩ V ₅₋₁ = 0			0.5	V
熱抵抗	R _{th (j-c)}				4	°C/W

* 設計参考値

■ 応用回路例

